



石家庄祁创电子科技有限公司

www.sjzqcdz.cn

XQD962FT17-D

多通道中大功率 IGBT 驱动板

联系人： 姜工

手机： 15830197785

QQ： 2905477232

目录

一、概述.....	4
二、结构框图.....	4
三、电气参数.....	5
3.1 极限参数.....	5
3.2 驱动特性.....	5
3.3 工作条件.....	6
3.4 短路保护性能.....	6
3.5 对输入电源要求.....	6
四、输出波形.....	7
4.1 软关断曲线.....	7
4.2 说明.....	7
五、尺寸结构.....	7
5.1 外形尺寸示意图.....	7
5.2 单元主要元器件位置示意图.....	8
5.3 接插件引脚说明.....	9
5.3.1 输入电源插座 Jp.....	9
5.3.2 输入信号插座 Js.....	9
5.3.3 驱动输出插座 Jo.....	9
六、应用电路说明.....	9
6.1 驱动电源.....	9
6.2 驱动板低压信号侧.....	10
6.2.1 使能信号 ENA.....	10
6.2.2 输入信号 Vs.....	10
6.2.3 输出报警信号.....	11
6.3 驱动器高压侧输出的连接.....	11
6.3.1 驱动输出功率的计算.....	11
6.3.2 IGBT 的连接.....	11
6.3.3 栅极电阻.....	11
6.3.4 驱动 2 只并联的 IGBT.....	12
6.4 保护参数的设置.....	12

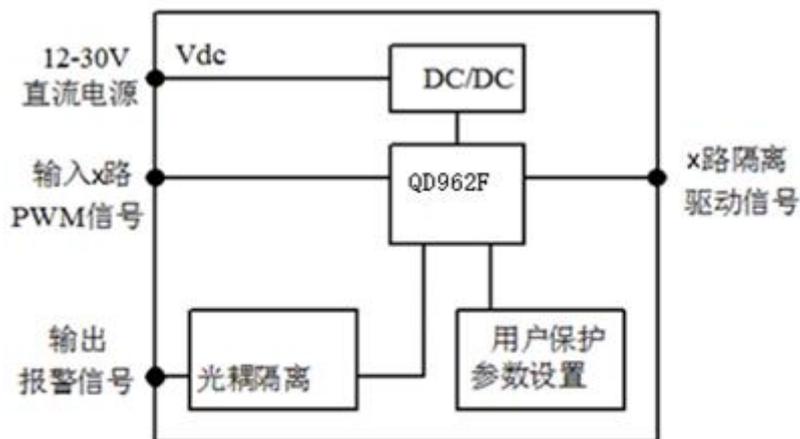


6.4.1 保护阈值设定 V_n	12
6.4.2 盲区时间设定 T_{blind}	12
6.4.3 软关断时间设定 T_{soft}	13
6.4.4 故障后再启动时间设定 $Trst$	13
6.5 驱动输出波形的测试方法	13
6.6 二、四单元板加装死区模块的说明	13
七、相关产品信息	14
7.1 QP1524 (DC-DC 模块电源)	14
7.2 死区控制芯片	14
八 质量	14
九 其它说明	14

一、概述

- x 单元驱动板，每路输出 8A 电流，可驱动 600A/1700V 以下的 IGBT。
(x=2, 4, 6), 2QD962FT17-D 为带死区控制模块的 2 单元驱动板。
- 专门设计的输出插座，每单元既可驱动一只 IGBT，也可驱动 2 只并联的 IGBT。
- 保护报警输出与其它部分是电隔离的，用户可灵活处置。每路均有故障指示灯。
- 每 2 个单元自带 1 个独立的 DC/DC 辅助电源，各单元的隔离度好。用户只需供一个独立的 12-30V 驱动电源。
- 支持多种输入信号电平。
- 统一的输出使能端控制。
- 输入电源极性保护。

二、结构框图





三、电气参数

3.1 极限参数

符号	名称	极限参数	单位
Vdc	供电电源	31	V
Po	最大输出功率	3	W
Io	驱动器输出瞬态峰值电流	±8	A
Viso	输入输出绝缘电压 (50Hz/1min)	3.5	KV
Rg	最小栅极电阻	2	Ω

3.2 驱动特性

除另有指定外，均为在以下条件时测得：Ta=25℃，Vdc=15V，Fop=50KHz

参数	符号	测试条件	最小值	典型值	最大值	单位
输入脉冲电压幅值	Vs	用户调节，典型值为缺省值	2	15		V
输入脉冲电流幅值	Is		9	10	12	mA
输出电压	Vo+			14.5		V
	Vo-			-8		
输出电流	Io+	Ton=1 μS, δ=0.01		8		A
	Io-			-8		
栅极电阻	Rg	用户设置, 典型值为厂家测试用	2	10		Ω
输出总电荷	Qout				4	μC
输出功率	Po				3	W
工作频率	Fop		0		60	K
占空比	δ		0		100	%
上升延迟	Trd			0.3		
下降延迟	Tfd			0.4		
低能端电平		高电平使能 (1-6mA)	2.2		18	
		低电平禁止			0.4	
绝缘电压		输入信号与驱动输出间,				
共模瞬态抑制	CMR			30		K

3.3 工作条件

	符号	测试条件	最小值	典型值	最大值	单位
环境温度	T _{op}		-40		85	°C
存储温度	T _{st}		-40		120	°C

3.4 短路保护性能

参数	符号	测试条件	最小值	典型值	最大值	单位
保护动作阈值	V _n	用户设置, 典型值为缺省值		8.5		V
保护盲区	T _{blind}	用户设置, 最小值为缺省值	1.2			μS
软关断时间	T _{soft}	用户设置, 最小值为缺省值	4			μS
故障后再启动时间	T _{rst}	用户设置, 典型值为缺省值		1.1	10	mS
故障信号延迟	T _{flt}	开始软关断到输出故障信号		3		μS
故障信号输出电流	I _{flt}			3	5	mA

3.5 对输入电源要求

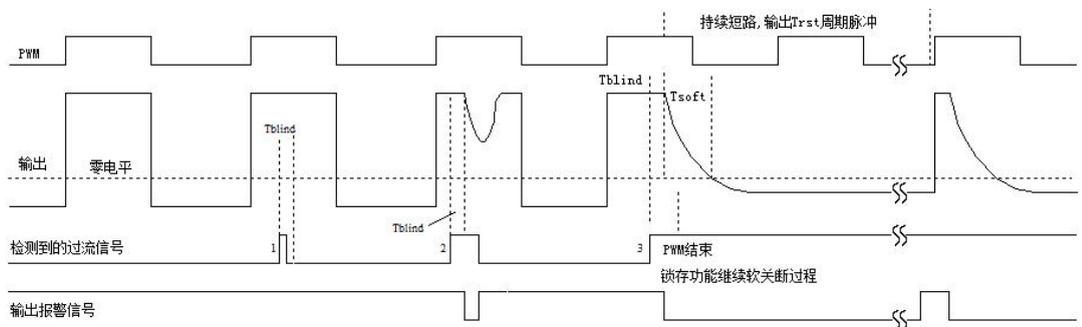
(除另有指定外, 均为在以下条件时测得: T_a=25°C, V_{dc}=15V)

参数	符号	测试条件	最小值	典型值	最大值	单位
输入电压	V _{dc}		12	15	30	V
电源输入电流	I _{dc}	驱动输出空载, 每2路		0.06		A
		2路共6W输出		0.51		
输入电源功率	P _i	2路驱动输出共6W时, 典型值为实际消耗, 最大值为有裕量输入要求		7.6	10.5	W



四、输出波形

4.1 软关断曲线



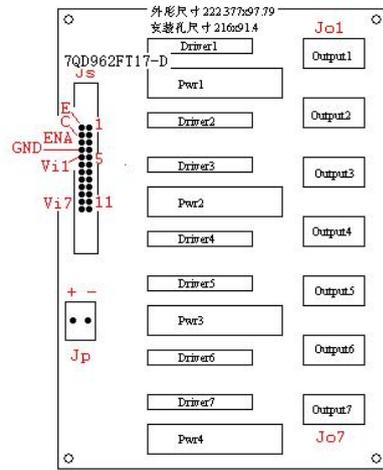
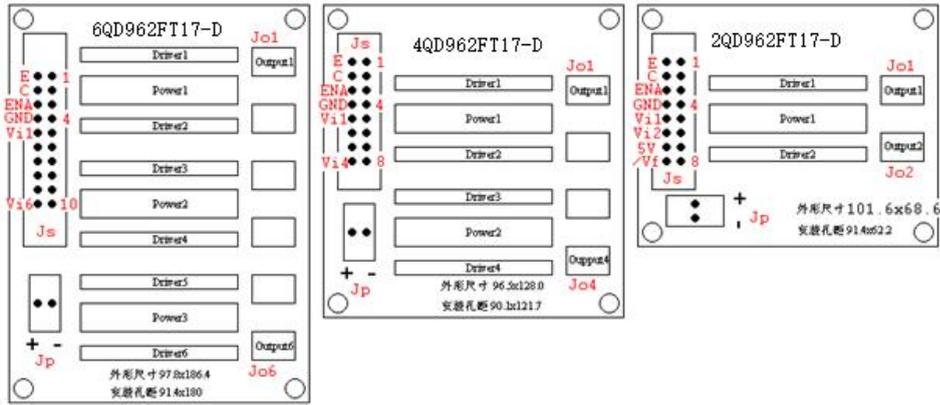
4.2 说明

图中第一个短路信号时间很短，小于盲区时间 T_{blind} ，也可能是个干扰信号，驱动输出不响应。第二个短路信号也较短，但大于盲区，因此输出要下降，但在短路信号结束后，输出也相应恢复。图中第三个是持续短路信号，驱动器输出按一定斜率降低的波形，用以软关断 IGBT。在软关断开始后，驱动器封锁输入信号，因此即便输入 PWM 结束，驱动器仍继续软关断过程。如果用户控制器没有接收报警信号，驱动输出将维持低电平，待封锁时间 T_{rst} 到达后解除封锁，并继续新的软关断过程，形成周期为 T_{rst} 的输出脉冲，如图所示。

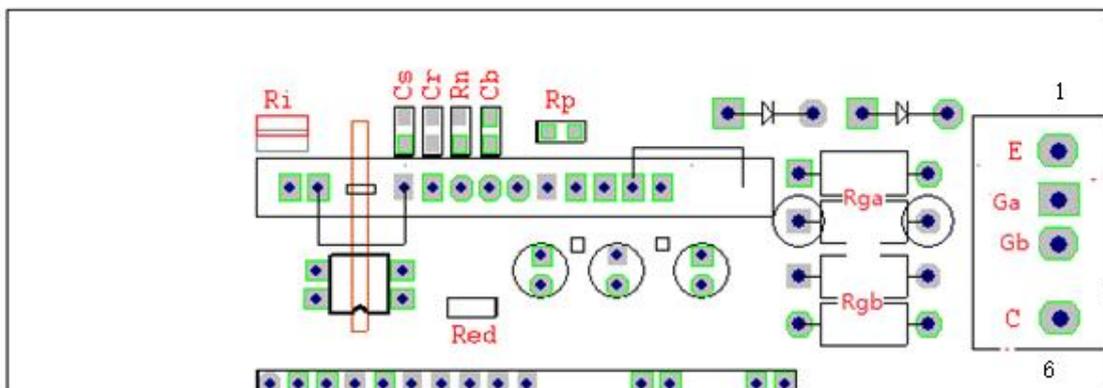
五、尺寸结构

5.1 外形尺寸示意图

(安装时注意在板的下部留有 10mm 以上的通风间隙)



5.2 单元主要元器件位置示意图





5.3 接插件引脚说明

5.3.1 输入电源插座 Jp

1 脚接电源正，2 脚接电源负。

5.3.2 输入信号插座 Js

Js 是与主控制板的连接插座，使用 16 或 20 或 24 线压接排线，双线并联连接，连接可靠。但要注意，这里的线号定义与原排线定义不同。

序号	符号	功能
1, 1a	E	驱动报警光耦中光电三极管的发射极
2, 2a	C	驱动报警光耦中光电三极管的集电极
3, 3a	ENA	输入信号使能端，接高电平时允许传送输入信号，低电平时封锁输入信号
4, 4a	GND	x 路输入信号的公共地端
5, 5a	Vs1	第一路输入信号端，与驱动输出同相位
6, 6a	Vs2	第二路输入信号端
7, 7a	Vs3	第三路输入信号端，2 单元板该脚未连接
8, 8a	Vs4	第四路输入信号端，2 单元板该脚未连接
9, 9a	Vs5	第五路输入信号端，2 单元板无该脚，4 单元板该脚未连接
10, 10a	Vs6	第六路输入信号端，2 单元板无该脚，4 单元板该脚未连接
11, 11a	Vs7	第七路输入信号端，2、4、6 单元板无该脚
11, 12a		2、4、6 单元板无该脚，7 单元板该脚未连接

5.3.3 驱动输出插座 Jo

序号	符号	功能
1	E	驱动输出公共端，接 IGBT 发射极
2	Ga	驱动输出，接 IGBT 栅极
3	Gb	驱动输出，出厂时与 2 脚相连，可用于驱动并联 IGBT
4, 5	N/A	空脚
6	C	驱动检测端，接 IGBT 集电极

六、应用电路说明

6.1 驱动电源

每 2 路驱动配备一片 DC/DC 电源 QP1524，x 路 DC/DC 电源的输入并在一起，用户只需要提供一个 12—30V 的直流电源 Vdc。电源插座 Jp 的 1 脚接正，2 脚接负。Jp 上并

有反向保护二极管，电源极性接反不会烧毁驱动，但会将输入电源短路，需要注意。如果每路的驱动功率超过 1.2W，最低输入电压最好不要低于 13V。每 2 路需要的电源功率取决于具体的应用情况，当每 2 路驱动输出各自达到 3W 最大值时，需要 7.6W，考虑 40%的裕量，为 10.5W。如果驱动器实际输出功率未达最大值，给定的输入功率可以相应减少。如果用户控制板电源可以满足驱动需要，也可与 Vdc 共用，但可能对控制板有干扰，必须处理好。

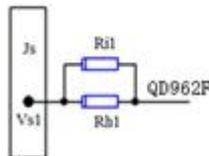
6.2 驱动板低压信号侧

6.2.1 使能信号 ENA

低压侧信号插座 Js 的 3 脚是输入信号使能端 ENA，3 脚接高电平时可以传送输入信号，接低电平时封锁输入信号。这里电平是相对于 4 脚 GND 的。可靠的高电平应 >4.5V，最高 18V。如信号幅值低于 4.5V，需要改变输入串联电阻：或者将 R1（3K3）改为 1K，或者加焊与 R1 并联的 R1A=1K2。R1 和 R1A 位于信号座 Js 附近。用户如需要始终开启使能功能，也可加焊使能电阻 R3=0，相当于使能功能一直开启。

6.2.2 输入信号 Vs

驱动信号电流需要 10mA，输入电阻 Rs 按下式确定： $R_s = (V_s - 2) / 10\text{mA}$ ，Vs 是输入 PWM 脉冲的正幅值，2V 是驱动片 QD962F 输入端的正向压降， $R_s = R_i // R_h$ ，Ri 和 Rh 是驱动板上的 2 个并联电阻，位于驱动板的背面，如 1 单元器件位置图 中所示。

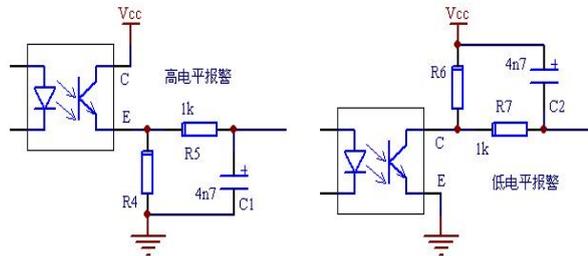


出厂时只焊有输入电阻 Rh=1K2，适用于用户 15V 控制板的情况。当用户 12V 主控板系统时，需要另接并联电阻 Ri=3K3；当用户控制系统是 5V 或 3.3V 时，因不同型号和品牌的控制器的输出能力略有差异，需要根据其实际的输出脉冲幅度确定 Ri 的数值。一般 5V 系统时， $R_i = 270 - 430 \Omega$ ；3.3V 系统时， $R_i = 100 - 180 \Omega$ 。

Ri 的封装 1206 或 0805。如用户控制系统电压高于 15V，则需将 Rh 换更大的电阻，满足输入电流 10mA 的要求。



6.2.3 输出报警信号



每路驱动都有一个报警光耦，x 路光耦中输出三极管的集电极都是连在一起的，发射极也同样，再分别连到信号插座 Js 的 2 脚和 1 脚。这 2 只管脚与其它信号管脚是电气隔离的，方便用户灵活应用。上面应用参考图中，报警光耦是驱动板上的元件，C、E 是信号插座 Js 的 2、1 脚，Vcc 和 GND 是用户主控板的电源端。其余三个阻容元件要布置在用户的控制板上。R4、6=Vcc/3mA。用户可以选择高或低电平报警之一。出故障的那路会有红色 LED 发光指示。

6.3 驱动器高压侧输出的连接

6.3.1 驱动输出功率的计算

驱动输出功率 $P_o = Q * F_{op} * \Delta V$ ，Q 为 IGBT 实际所需的驱动电荷，F_{op} 为工作频率， $\Delta V = V_p = 24V$ 。实际所需的驱动功率不应大于参数表的给定值，最好留有 20% 的余量。

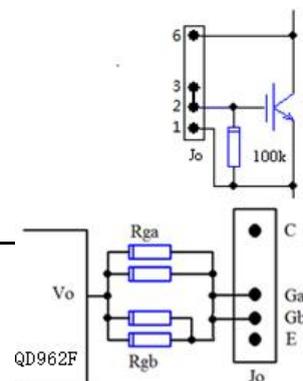
6.3.2 IGBT 的连接

输出插座 Jo 到 IGBT 栅极和发射极的引线要短一些，并使用绞线，以减小寄生电感，但集电极的反馈连线不要绞在一起。谨防栅极和发射极输出短路，短路时间超过几秒，可能损坏板上器件。尽量减小杂散电感，并设置良好的 IGBT 过压吸收回路，避免尖峰电压击穿 IGBT。

6.3.3 栅极电阻

驱动器每路有功率为 1W 的栅极电阻各 4 只，原理如右图所示。

出厂时只焊了 1 个阻值 10R 的电阻，是厂家为测试和老化用的。



对应关系如下：

Cblind (pf)	0	22	47	68	100	150
Tblind (μs)	1.2 (缺省值)	1.8	3	4.2	6.2	9.2

一般情况可设置在 3 - 4 μS

6.4.3 软关断时间设定 Tsoft

Tsoft 是驱动脉冲电压从 Voh-Vdrop 降到零电平的时间。在 Cs 位置接一个电容 Csoft，可加大软关断时间，对应关系如下：

Csoft (nf)	0	2.2	4.7	100
Tsoft (μs)	4 (缺省值)	5	6.2	8.6

软关断开始后，驱动器封锁输入 PWM 信号，即使 PWM 信号变成低电平，也不会立即将输出拉到正常的负电平，而要将软关断过程进行到底，而后才保持低电平。

6.4.4 故障后再启动时间设定 Trst

Trst 是短路故障发生，驱动器软关断 IGBT 后，如果控制电路没有采取动作，则驱动器再次输出驱动脉冲的间隔时间。在 Cr 位置脚接一个电容 Creset，可延长再次启动的时间，对应关系为：

Creset (nf)	0	2.2	4.7	10
Trst (ms)	1.1 (缺省值)	3.5	5.9	10

Creset 不宜超过 10nF。一般情况下可采用缺省设置。

6.5 驱动输出波形的测试方法

测试驱动器的输出波形时，需要连接好 IGBT，示波器的地线夹接 IGBT 的发射极，探头接 IGBT 的栅极。若不接 IGBT，直接在板上测量，则必须短路驱动板上输出插座 Jo 的 C、E 脚。

6.6 二、四单元板加装死区模块的说明

2QD962FT17-D 和 4QD962FT17-D 板上留有死区模块的位置，用户加装后板上要略作改动：

2 单元板：断开 Rc1、2 位置即可，并根据电压不同加焊 Ri1、2 电阻。

4 单元板：断开 RX1-4，并且加焊 RX5、6=0R。 根据需要焊接死区电容 C3、4/CA、CB。电容与死区的关系大致为： $C/T_{dead}(pF/\mu s)=0/0.7, 100/1.5, 220/2.2, 330/2.8, 470/3.7, 680/5.1$ 。接死区模块后，信号座 Js 的引脚与原来略有不同。

2 单元板，Js 的第 8 脚需要接相对于 GND 的 3-15V 电压；

4 单元板，Js 的第 8 脚需要接相对于 GND 的 3-15V 电压；4 单元板只能输入 Vs1 和 Vs2 两个信号做普通全桥驱动，1.3 路输出同相位，2.4 路输出同相位。

加装死区模块的成品板型号为 2QD962FT17-DQ 和 4QD962FT17-DQ。注意：加装死区模块后，输入信号的幅值为 3-15V，超过会烧毁死区模块。

死区芯片的功能可参考其说明书。

七、相关产品信息

7.1 QP1524 (DC-DC 模块电源)

专为驱动芯片设计的供电电源，12-30Vdc 宽电压输入，两路 24V DC 输出，隔离电压 3000V/50Hz，片式 SIP 封装。可供 2 片 QD962F 使用。

7.2 死区控制芯片

将半桥电路中无死区的 2 个信号变成用户设定死区的信号，为没有死区的电路增加死区、或为软件死区加装硬件死区。

八 质量

极致的质量，是我们的一致追求。我们尽量做到产品在满足应用的基础上，最大限度的降低用户使用风险。

九 其它说明

本公司产品有可能根据情况做一些相应的改动，届时不另行通知，请见谅。但本公司保证这种变动不降低原来的功能和性能，也不对参数表的数值有影响。如有超过上述的变化一定提前通知客户。